



■ 介绍

CN1710 是次级反馈反激式 AC-DC 离线式开关电源控制芯片。芯片采用高集成度的 CMOS 电路设计，具有输出短路、次级开路、过温、过压等保护功能。芯片内置高压功率管和自供电线路，具有外围元件极少，变压器设计简单（隔离输出电路的变压器只需要两个绕组）等特点。

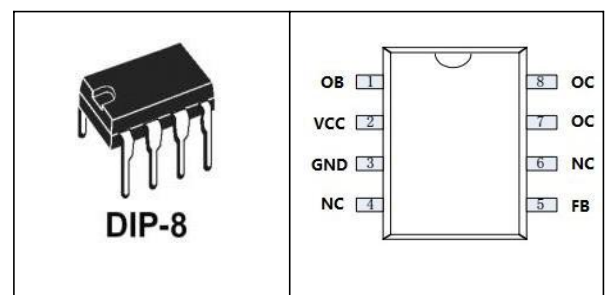
■ 特征

- 全电压输入 85V—265V
- 内置 700V 高压功率管
- 内部集成了高压恒流启动电路，无需外部启动电阻
- 待机功耗小于 0.3W
- 65KHz PWM 开关频率
- 专利的自供电技术，无需外部辅助绕组供电

- 内置抖频功能，待机时自动降低工作频率，在满足欧洲绿色能源标准（ $< 0.3W$ ），同时降低了输出电压的纹波
- 内置斜坡补偿电路，保证在低电压及大功率输出时的电路稳定
- 频率抖动降低 EMI 滤波成本
- 过温、过流、过压以及输出短路，次级开路保护
- 4KV 防静电 ESD 测试

■ 应用领域

- 电源适配器
- LED 电源
- 电磁炉、空调、DVD、机顶盒



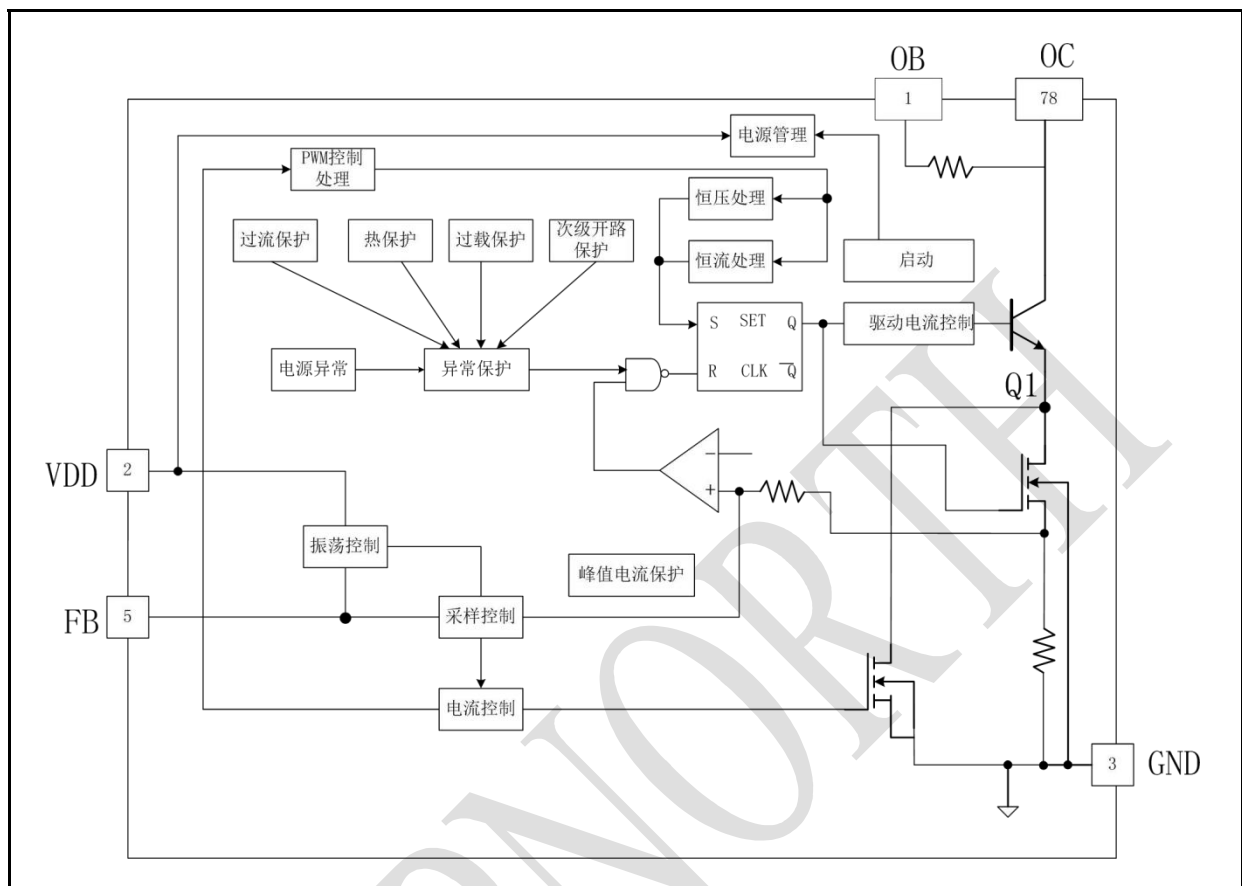


■ 引出端功能

管脚序号	管脚名称	描述
1	OB	上电启动引脚，内部有启动电路与高压 OC 引脚相连，此引脚悬空
2	VCC	供电引脚，外部对地接 10uF ~ 100uF 的电容
3	GND	接地引脚
5	FB	供电引脚，外部对地接 1nF ~ 10nF 的电容
4,6	NC	空引脚，内部无电气连接
7,8	OC	输出引脚，连接芯片内高压功率管，外部与开关变压器相连



■ 电路结构方框图





■ 极限参数

参数	符 号	最小值	典型值	最大值	单 位
供电电压 VCC	U_S	-0.3		8	V
供电电流 VCC	I_S			100	mA
引脚电压	U_{PV}	-0.3		$V_{DD}+0.3$	V
耐压	U_{PP}	-0.3		700	V
峰值电流	I_{PEAK}			800	mA
总耗散功率	P_{TOT}		1000		mW
工作温度范围	T_R	-25		125	°C
储存温度范围	T_{STG}	-55		150	°C
焊接温度	T_W		280/5S		°C

■ 电特性参数 ($T_A = 25^\circ\text{C}$, 特殊情况另行说明)

参数	测试条件	最小值	典型值	最大值	单位
VCC 工作电压	AC 输入85V----- V		4.7		V
VCC 启动电压	AC 输入85V----- V		4.9		V
VCC 重启电压	AC 输入85V----- V		3.4		V
VCC 保护电压	AC 输入85V----- V		5.8		V
VCC 工作电流	VCC=4.7V, FB=2.2V	10	20	30	mA
高压启动电流	AC 输入 265V			1.2	mA



启动时间	AC 输入 85V , C=100uF			500	ms
功率管耐压	loc=1mA	700			V
峰值电流保护	VCC=4.7V FB=0.7V--3.7V	650	720	800	mA
PWM 输出频率	VCC=4.7V FB=3.2V--4.2V	50	65	70	KHz
	VCC=4.7V FB=0.7V--2.2V		22		KHz
短路保护阈值	测量 FB 电压	4.2			V
变频阈值电压	测量 FB 电压	2.2		3.2	V
突发模式阈值	测量 FB 电压			1.2	V
温度保护	VCC=5V FB=2.2V--3.7V	120	125	130	℃
前沿消隐时间	VCC=4.7V		250		ns
最小开通时间	VCC=4.7V		500		ns
占空比	VCC=4.7V FB=2.2V--3.7V	5		75	%
待机功耗				300	mW



■ 功能描述

1. 上电启动

芯片内置高压启动电流源；上电启动时当 VDD 电压小于启动电压时，打开三极管对外部的 VDD 储能电容充电。当 VDD 电压达到 4.9V 启动电压的时候，关闭启动电流源，启动过程结束，控制逻辑开始输出 PWM 脉冲。

2. 软启动

上电启动结束后，为防止输出电压建立过程可能产生的变压器磁芯饱和，功率管和次级整流管应力过大，芯片内置 4ms 软启动电路，在前 4ms 内，最大初级峰值电流为 330mA，时钟频率为 65K。启动结束后，最大初级峰值电流为 660mA，时钟频率为 65K。

3. PWM 输出

一个 PWM 周期由 3 部分组成：

一、电感充电（开关管开通）阶段： $T_1 = LP \cdot I_P / V_{in}$ ；二、电感放电阶段（开关管关闭） $T_1 = LP \cdot I_P / V_{or}$ ；三、OC 谐振阶段，谐振周期为： $T = 2\pi \cdot (LP \cdot C_{OC})^{1/2}$ 。

芯片以 65KHz 定频输出方式，开通时间由 FB 反馈电压控制。

4. FB 检测和反馈控制

Fb 引脚外部连接一只电容，以平滑 Fb 电压，外接电容会影响到电路的反馈瞬态特性及电路的稳定工作，典型应用可在 1nF ~ 10nF 之间选择；

当 Fb 电压高于 4.2V 时，触发过载保护，电路将停止 PWM 输出；当

Fb 电压从 3.7V 上升到 4.2V 时，最大 I_P 电流为 660mA；

当 Fb 电压从 3.7V 逐渐下降到 3.2V 时，工作频率固定为 65kHz， I_P 电流从最大电流 660mA 逐渐减小到 $0.7 \cdot I_P$ ；

当 Fb 电压从 3.2V 下降到 2.2V 时，随 FB 电压下降工作频率逐渐降低。当 Fb 电压低于 2.2V 到 1.2V，工作频率固定为 22kHz， I_P 电流从 $0.7 \cdot I_P$ 降至 $0.3 \cdot I_P$ 。

5. 自供电技术

芯片使用了专利的自供电技术，控制 VDD 的电压在 4.7V 左右，提供芯片本身的电流消耗，无需外部辅助绕组提供。自供电电路只能提供芯片自身的电流消耗，不能为外部线路提供能量。



6.过温保护

任何时候检测到芯片温度超过 125°C ，立即启动过温保护，停止输出脉冲，关断功率管并进入异常保护模式。

7.初级短路保护

外部变压器初级线圈的电流过大时，软启动结束后，如果在 PWM 开通 500ns 时检测到初级线圈的电流达到 660mA，芯片立即关断功率管，进入异常保护模式。

8.电源异常

因外部异常导致 VCC 电压低于 3.4V 时，芯片将关断功率管，进行重新启动。

因外部异常导致 VCC 电压高于 5.8V 时，立即启动 VCC 过压保护，停止输出脉冲并进入异常保护模式。

9.短路和过载保护

次级输出短路或者过载时，FB 电压会高于 4.2V；在某些应用中，由于电机等感性负载在启动时会需要较高的启动电流，可能导致电路短时间的过载，因此芯片第一次过载保护的判定时间是 500ms。如果 FB 电压在 500ms 内恢复正常，芯片不会判定过载或短路；如果 FB 电压在 500ms 内始终高于 4.2V，则判定为次级短路，立即关闭 PWM 输出并进入异常保护模式，并将短路保护判定时间缩短为 32ms，直到短路状况解除。

10.异常保护模式

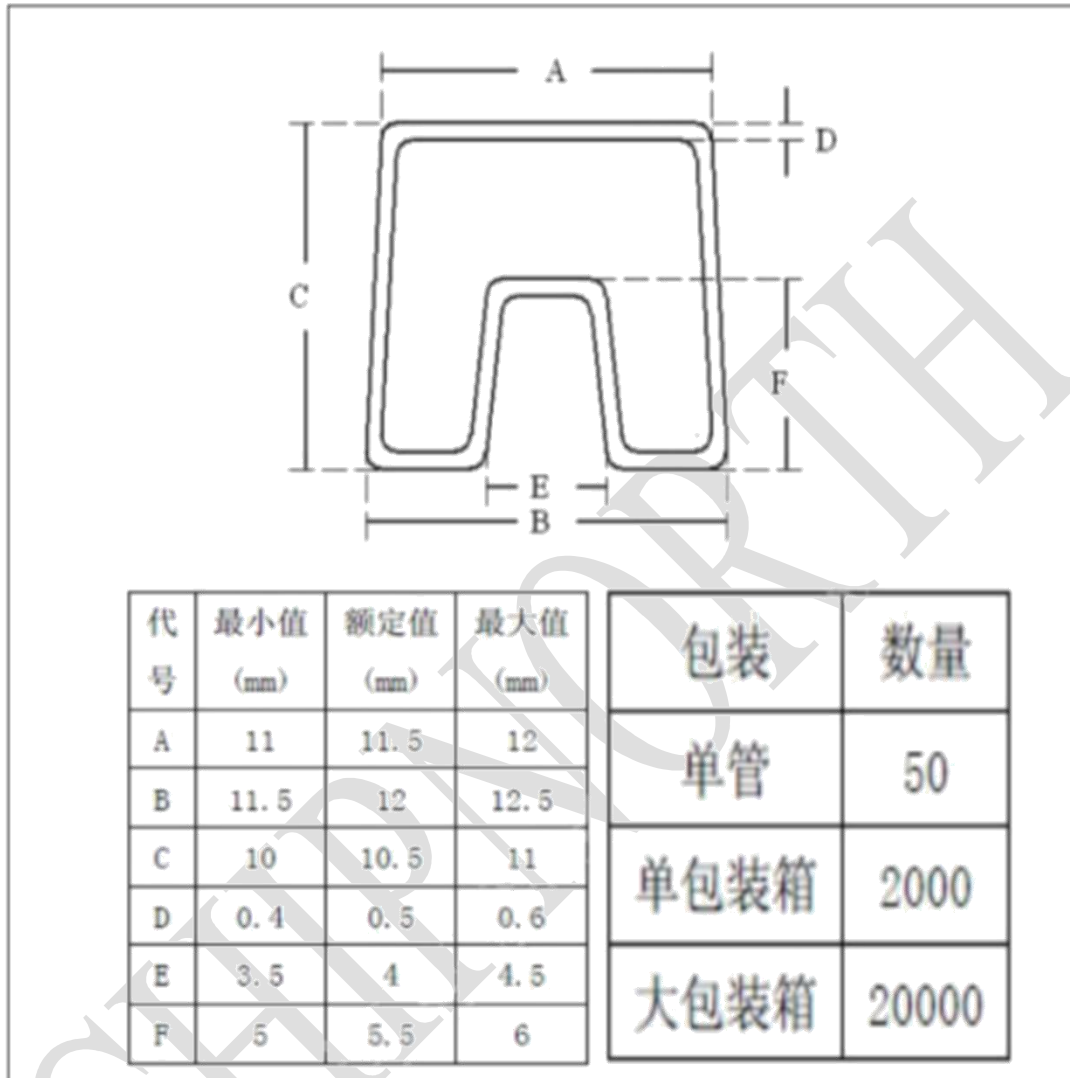
芯片进入异常保护模式后 (stop=1) 关闭 PWM 输出，启动 500ms 定时器。在 500ms 内，VCC 电压下降并维持 4.6V，500ms 后芯片结束异常状态。

[illegible]



■ 封装外形及尺寸图

1.DIP-8





2.包装规格：芯片采用防静电管包装（DIP-8）或者盘装（SOP-8）

